

平成 31 年度第 2 回電気系科学技術懇話会
H31 2nd EE Forum on Science and Technology

講演者: 若林 整 教授(電気電子系)
Speaker: Prof. Hitoshi Wakabayashi
(Depart. of Electrical and Electronic Engineering)



講演テーマ: 集積回路向けデバイス技術の動向

Title: Current Progress on Device Technologies for Integrated Circuits

日時: 2019 年 5 月 22 日 (水) 17:30-18:30

場所: 主会場: J233 講義室(すずかけ台)、副会場: S223 講義室(大岡山)

副会場へは、すずかけ台から遠隔配信します。

Date and time: 17:30-18:30, May 22nd (Wed), 2019

Lecture Room: J233. (Suzukake-dai), S223 (O-okayama)

講演要旨:

集積回路向けデバイス技術の動向について、まずロジック LSI 向けトランジスタ性能に関する Benchmark を用いて議論する。続いて集積回路高性能化の課題を示し、取り組むべき課題について示す。

Abstract:

Current progress on device technologies for integrated circuits is going to be shown also by the benchmark on performances of transistors for logic LSIs. After the difficulties to achieve the expected performances were indicated, the future technologies, which are needed to be investigated, are going to be discussed.